

[パネル討論] システムと信号処理サブソの新たな展開を目指して

石浦 菜岐佐* 牧野 光則† 宇佐美 公良‡ 山田 功§ 平石 邦彦¶

山口 真悟|| 中村 正樹**

* 関西学院大学 † 中央大学 ‡ 芝浦工業大学 § 東京工業大学 ¶ 北陸先端科学技術大学院大学 || 山口大学 ** 富山県立大学

あらまし システムと信号処理サブソサイエティ4研専は、平成22年から合同研究会を開催している。合同研究会の意味をより深めるために、サブソ会長を座長に、各研専委員長または各研専の代表者をパネラーとしたパネルディスカッションを開催する。近年のICT技術の発展は、システムの高機能化・高信頼化・高安全性を実現したが、一方で大規模・複雑化し、高度なシステム・信号処理技術が必要となっている。システムと信号処理サブソサイエティの4研専は、システム・信号処理技術の基礎を支える研専として相補的な関係にある。そこで、お互いに各研専の研究分野を理解し、サブソのより一層の活性化につながるような研専の枠を超えた新たな活動を考えるキックオフ的なパネルディスカッションとなることを目指す。

座長：

石浦 菜岐佐 (システムと信号処理サブソサイエティ会長)

パネラー：

牧野 光則 (CAS 前委員長), 宇佐美 公良 (VLD 委員長), 山田 功 (SIP 委員長), 平石 邦彦 (MSS 委員長)

キーワード システムと信号処理サブソサイエティ, 回路とシステム, VLSI 設計技術信号処理, システム数理と応用

[Panel discussion] Toward new developments of System and Signal Processing Subsociety

Nagisa ISHIURA*, Mitsunori MAKINO†, Kimiyoshi USAMI‡, Isao YAMADA§, Kunihiko HIRAISHI¶, Shingo YAMAGUCHI||, and Masaki NAKAMURA**

* Kwansai Gakuin University † Chuo University ‡ Shibaura Institute of Technology § Tokyo Institute of Technology ¶ Japan Advanced Institute of Science and Technology || Yamaguchi University ** Toyama Prefectural University

Abstract The four technical committees of System and Signal Processing Sub-society have been holding joint workshop since 2010. We propose a panel discussion with president of System and Processing Sub-society as a chair and chairpersons or representatives of the four technical committees as panelists for discussing purposes of the joint-workshop.

Chair:

Nagisa ISHIHARA (System and Signal Processing Subsociety)

Panelists:

Mitsunori MAKINO (CAS), Kimiyoshi USAMI (VLD), Isao YAMADA (SIP), Kunihiko HIRAISHI (MSS)

Key words System and Signal Processing Subsociety, Circuits and Systems, VLSI Design Technologies, Signal Processing, Mathematical Systems Science and its applications